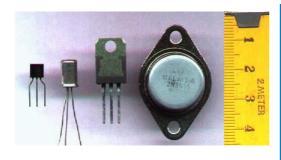
EE 530 Eletrônica Básica I

Física dos Transistores Bipolares de Junção

Prof. Pedro Xavier

Transistor Bipolar

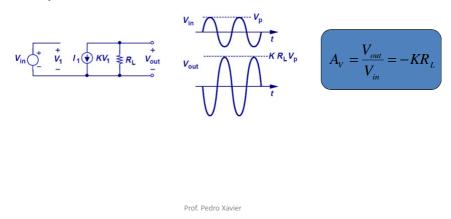




Prof. Pedro Xavier

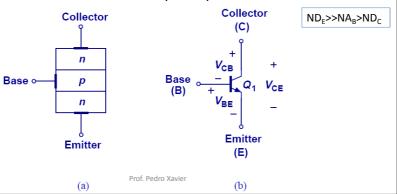
Transistor Bipolar

 Pode ser utilizado como chave ou como amplificador:



Transistor Bipolar

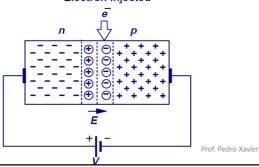
- O transistor bipolar é formado por um sanduíche 3 regiões dopadas, podendo ser NPN ou PNP.
- A região central tem espessura mínima e é menos dopada que o emissor. O emissor é mais dopado que o coletor.



Transistor Bipolar

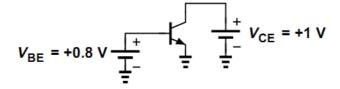
- Observação:
 - Quando injetamos portadores em um junção PN polarizada reversamente.
 - Os elétrons são deslocados rapidamente para o lado N e as lacunas, para o lado P. De acordo com o sentido do campo elétrico

Electron injected



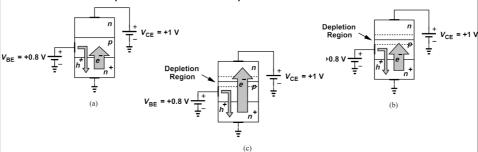
Transistor operando na região ativa

- Junção BE polarizada diretamente (0,8V)
- Junção BC polarizada reversamente (1-0,8= 0,2V)
- VBE e VCB>0



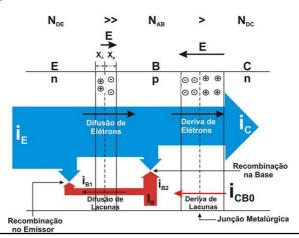
Prof. Pedro Xavie

- a. Corrente de Difusão de elétrons e de lacunas. A difusão de elétrons é maior pois o emissor é mais dopado que a base.
- b. Como a espessura da base é pequena os elétrons atingem a região de depleção da junção BC.
- c. Os elétrons são conduzidos, devido ao campo elétrico, para o coletor (corrente de deriva)

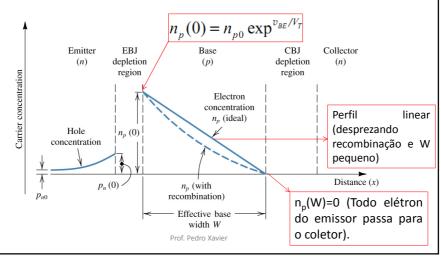


Transistor operando na região ativa

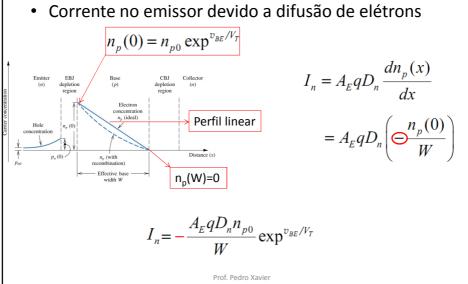
 Além da difusão e deriva de elétrons e difusão de lacunas, ocorre a recombinação de elétrons e lacunas na base e no emissor.



Corrente no emissor devido a difusão de elétrons



Transistor operando na região ativa



Corrente de coletor

 A maioria dos elétrons que se difundem pela base alcançarão os limites da região de depleção coletor-base. Devido a ação do campo elétrico, estes elétrons serão transpostos para o coletor através do mecanismo de deriva.

$$i_{C} = I_{n} = \frac{A_{E}qD_{n}n_{p0}}{W} \exp^{v_{BE}/V_{T}}$$

$$i_{C} = I_{S} \exp^{v_{BE}/V_{T}}$$

$$I_{S} = \frac{A_{E}qD_{n}n_{p0}}{W}$$

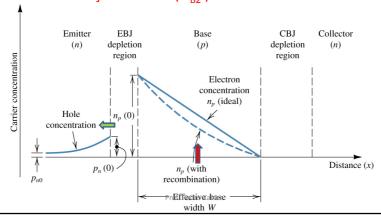
$$I_{S} = \frac{A_{E}qD_{n}n_{p0}^{2}}{W}$$

$$I_{S} = \frac{A_{E}qD_{n}n_{p0}^{2}}{N_{A}W}$$

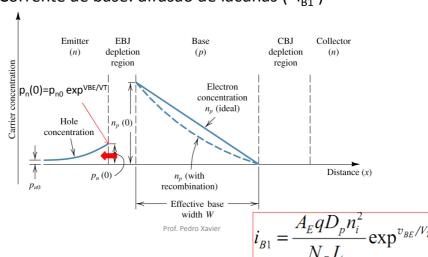
Prof. Pedro Xavier

Transistor operando na região ativa

- Corrente de base
 - Corrente de difusão de lacunas da base para o emissor (
 i_{B1})
 - Recombinação na base (i_{R2})

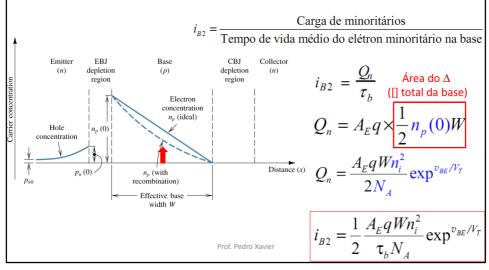


• Corrente de base: difusão de lacunas (i_{B1})



Transistor operando na região ativa

• Corrente de base: recombinação



Corrente de base

Corrente de difusão de lacunas da base para o emissor (
$$i_{BI}$$
) +
$$i_{BI} = \frac{A_E q D_p n_i^2}{N_D L_p} \exp^{v_{BE}/V_T} +$$

Recombinação na base (
$$i_{B2}$$
) =

Corrente de base (
$$i_B$$
)

$$i_{B1} = \frac{A_E q D_p n_i^2}{N_D L_p} \exp^{v_{BE}/V_T} \quad .$$

Recombinação na base (
$$i_{B2}$$
) =
$$i_{B2} = \frac{1}{2} \frac{A_E q W n_i^2}{\tau_b N_A} \exp^{v_{BE}/V_T} =$$

$$i_{B} = i_{B1} + i_{B2} = I_{S} \left(\frac{D_{p}}{D_{n}} \frac{N_{A}}{N_{D}} \frac{W}{L_{p}} + \frac{1}{2} \frac{W^{2}}{D_{n} \tau_{b}} \right) \exp^{v_{BE}/V_{T}}$$

$$i_B = \frac{I_S}{\beta} \exp^{v_{BE}/V_T} = \frac{i_C}{\beta}$$

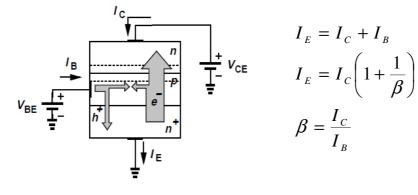
 $i_B = \frac{I_S}{\beta} \exp^{v_{BE}/V_T} = \frac{i_C}{\beta}$ β é o ganho de corrente de emissor comum

$$I_S = \frac{A_E q D_n n_i^2}{N_A W}$$

$$\beta = 1 \left(\frac{D_p}{D_n} \frac{N_A}{N_D} \frac{W}{L_p} + \frac{1}{2} \frac{W^2}{D_n \tau_b} \right)$$

Corrente de emissor

• A corrente de emissor (I_E)



$$I_E = I_C + I_B$$

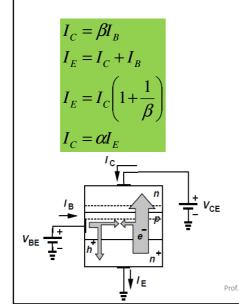
$$I_E = I \left(1 + \frac{1}{2} \right)$$

$$I_E = I_C \left(1 + \frac{1}{\beta} \right)$$

$$\beta = \frac{I_C}{I_B}$$

Prof. Pedro Xavier





$$\begin{split} \boldsymbol{I}_{C} &= \boldsymbol{I}_{S} \, \exp \, \frac{\boldsymbol{V}_{BE}}{\boldsymbol{V}_{T}} \\ \boldsymbol{I}_{B} &= \frac{1}{\beta} \boldsymbol{I}_{S} \, \exp \, \frac{\boldsymbol{V}_{BE}}{\boldsymbol{V}_{T}} \\ \boldsymbol{I}_{E} &= \frac{\beta + 1}{\beta} \boldsymbol{I}_{S} \, \exp \, \frac{\boldsymbol{V}_{BE}}{\boldsymbol{V}_{T}} \\ &\frac{\beta}{\beta + 1} = \alpha \quad \text{Ganho de corrente de base comum} \end{split}$$

I_c independe de β

$$\beta = 1 \left(\frac{D_p}{D_n} \frac{N_A}{N_D} \frac{W}{L_p} + \frac{1}{2} \frac{W^2}{D_n \tau_b} \right)$$

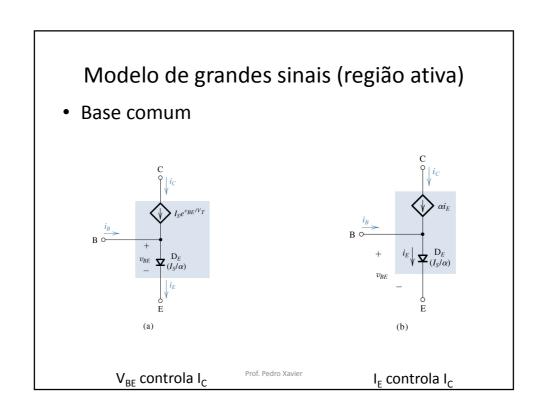
Exercício

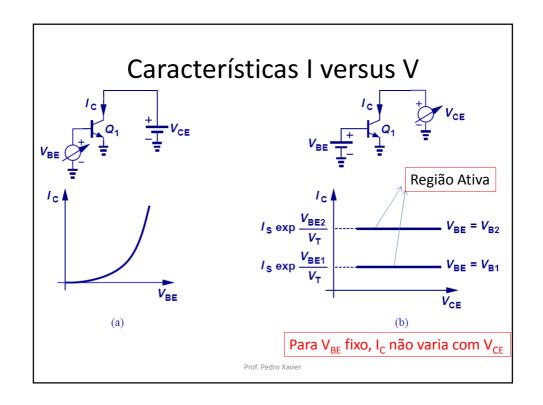
• Um TBJ com $I_S=5x10^{-16}$ A é polarizado na região ativa com $V_{BE}=750$ mV. Se o ganho de corrente variar entre 50 e 200, quais são os valores mínimos e máximos das correntes do TBJ.

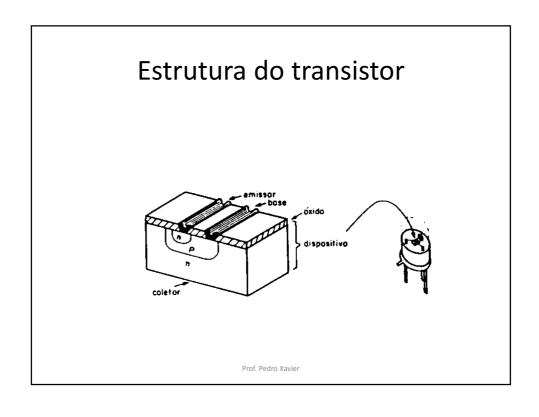
$$i_C = I_S \exp^{v_{BE}/V_T}$$
 =1,685 mA $i_B = \frac{i_C}{\beta}$ = 8,43 μ A a 33,7 μ A

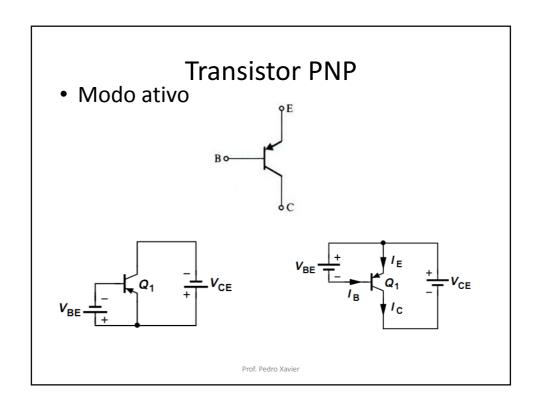
 $I_E = I_C + I_B = 1.693 \text{ mA a } 1719 \text{ mA}$

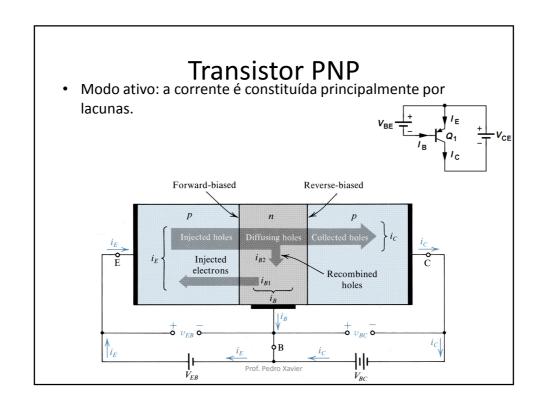
Prof. Pedro Xavie





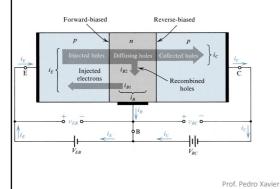


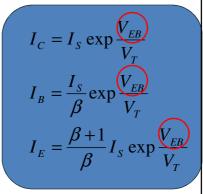




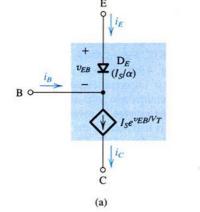
Transistor PNP

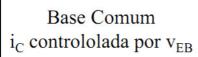
• Modo ativo: a corrente é constituída principalmente por lacunas.

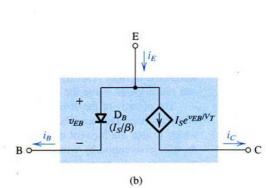




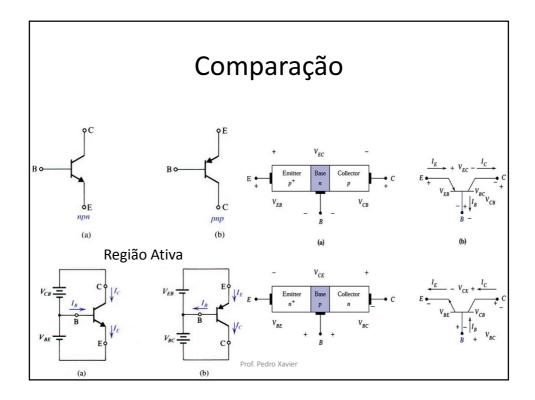
Modelo para grandes sinais do pnp







 $\begin{aligned} & Emissor \ Comum \\ & i_C \ contrololada \ por \ v_{EB} \end{aligned}$



Correntes

Modo ativo

$$i_{C} = I_{S} \exp^{v_{BE}/V_{T}}$$

$$i_{B} = \frac{i_{C}}{\beta} = \left(\frac{I_{S}}{\beta}\right) \exp^{v_{BE}/V_{T}}$$

$$i_{E} = \frac{i_{C}}{\alpha} = \left(\frac{I_{S}}{\alpha}\right) \exp^{v_{BE}/V_{T}}$$

Nota: Para o transistor
$$pnp$$
, substitua v_{BE} por v_{EB}

$$i_C = \alpha i_E \qquad i_B = (1 - \alpha)i_E = \frac{i_E}{\beta + 1}$$

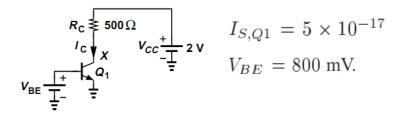
$$i_C = \beta i_B \qquad i_E = (\beta + 1)i_B$$

$$\beta = \frac{\alpha}{1 - \alpha} \qquad \alpha = \frac{\beta}{\beta + 1}$$

 V_T = tensão térmica = $kT/q \cong 25$ mV a temperatura ambiente ambiente

Exercício

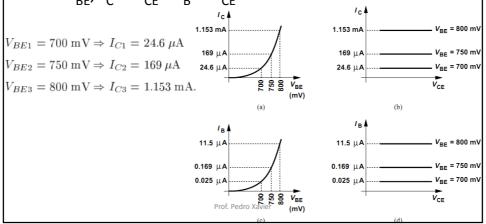
 Para o circuito abaixo determine as correntes do transistor V_{CE} e V_{CB}. Qual o valor de RC máximo para que o TBJ opere no modo ativo?



Prof. Pedro Xavier

Exercício

• Para um TBJ, polarizado na região ativa, com $I_S=5x10^{-17}$ A e $\beta=100$. Trace as curvas I_C x V_{BE} , I_B x V_{BE} , I_C x V_{CE} e I_B x V_{CE} .



Fontes de figuras da aula

- Aula do prof. Fabiano Fruett
- Introdução à física dos semicondutores (H.A. Mello)
- Fundamentos da microeletrônica (Razavi)
- Microeletrônica (Sedra)

Prof. Pedro Xavier

Sugestão de estudo

- Sedra/Smith cap. 4 seções 4.1 até 4.4
- Razavi, cap. 4

Para saber mais:

Paul R. Gray e Robert G. Meyer, Analysis and Design of Analog integrated Circuits, John Wiley & Sons